

## Examen de Programación Concurrente - Clave: a

Junio 2008

Departamento de Lenguajes, Sistemas Informáticos e Ingeniería del *Software*

### Normas

Este examen es un cuestionario tipo test que consta de **10 preguntas** en **6 páginas**. La puntuación total del examen es de **10 puntos**. La duración total es de **una hora y media**. El examen debe contestarse en las **hojas de respuestas**. No olvidéis rellenar **apellidos, nombre, DNI y clave del examen**.

**Sólo hay una respuesta válida por pregunta**. Toda pregunta en que se marque más de una respuesta se considerará incorrectamente contestada. Toda pregunta incorrectamente contestada restará del examen una cantidad de puntos igual a la puntuación de la pregunta dividido por el número de alternativas ofrecidas en la misma.

La solución al examen se proporcionará antes de la revisión. Las calificaciones se darán a conocer el **2 de julio**. La revisión del examen tendrá lugar el **4 de julio**.

### Cuestionario

(1 punto) 1. La siguiente función va a ser ejecutada simultáneamente por varios procesos.

```
function MCD (X, Y : Natural) return Natural is
  A : Natural := X;
  B : Natural := Y;
begin
  while B > 0 loop
    if A > B then
      A := A - B;
    else
      B := B - A;
    end if;
  end loop;
  return A;
end MCD;
```

**Se pide** marcar la afirmación correcta.

- (a) Es necesario asegurar exclusión mutua en el acceso a las variables A y B.
- (b) No es necesario asegurar exclusión mutua en el acceso a las variables A y B.

(1 punto) 2. Dado el siguiente programa concurrente:

<pre>X : Integer := 2; Y : Integer := 3; M : Bin_Semaphore;</pre> <pre><b>task</b> A;</pre> <pre><b>task</b> B;</pre>	<pre><b>task body</b> A <b>is</b></pre> <pre><b>begin</b></pre> <pre>  <b>Wait</b> (M);</pre> <pre>  X := X + Y;</pre> <pre>  <b>Signal</b> (M);</pre> <pre><b>end</b> A;</pre>	<pre><b>task body</b> B <b>is</b></pre> <pre><b>begin</b></pre> <pre>  <b>Wait</b> (M);</pre> <pre>  Y := X * Y;</pre> <pre>  <b>Signal</b> (M);</pre> <pre><b>end</b> B;</pre>
---	---	---

**Se pide** marcar la afirmación correcta sobre el valor del par (X, Y) tras la terminación de las tareas A y B.

- (a) (5, 15) no es un valor posible.
- (b) (5, 6) no es un valor posible.
- (c) Ninguna de las otras respuestas es correcta.
- (d) (8, 6) no es un valor posible.

- (1 punto) 3. Supóngase que se quiere implementar un programa que lea un número natural menor que 1000 y cree exactamente tantas tareas como dicho número indique.

**Se pide** marcar la afirmación correcta.

- (a) No es posible realizar tal programa en Ada puesto que la creación de tareas es estática y debe ser decidida en tiempo de compilación.
- (b) No es posible realizar tal programa en Ada porque hacen falta punteros a tareas y Ada no tiene.
- (c) Es posible hacerlo en Ada usando punteros a tareas.
- (d) Es posible hacerlo en Ada pero la única forma de hacerlo es creando un array de 1000 tareas.

- (1 punto) 4. La instrucción TST (*Test and set*) es típica de algunas arquitecturas. Su comportamiento viene dado por la existencia de una variable global C. Al ejecutar TST (L), donde L es una variable, tiene lugar de forma atómica la siguiente ejecución: L := C; C := 1. El siguiente programa concurrente hace uso de dicha instrucción para implementar acceso a una sección crítica:

<pre> <b>procedure</b> Test_And_Set <b>is</b>   C : Integer := 0;   <b>procedure</b> TST (L : <b>out</b> Integer);    <b>task</b> T1;   <b>task</b> T2;    <b>task body</b> T1 <b>is</b>     L : Integer;   <b>begin</b>     <b>loop</b>       S1;       <b>loop</b>         TST (L);         <b>exit when</b> L = 0;       <b>end loop</b>;       Sec_Critica;       C := 0;     <b>end loop</b>;   <b>end</b> T1; </pre>	<pre> <b>task body</b> T2 <b>is</b>   L : Integer;   <b>begin</b>     <b>loop</b>       S2;       <b>loop</b>         TST (L);         <b>exit when</b> L = 0;       <b>end loop</b>;       Sec_Critica;       C := 0;     <b>end loop</b>;   <b>end</b> T2;  <b>begin</b>   <b>null</b>; <b>end</b> Test_And_Set; </pre>
--	---

**Se pide** marcar la afirmación correcta.

- (a) No se garantiza la propiedad de exclusión mutua.
- (b) Se puede producir interbloqueo.
- (c) Se puede producir inanición.
- (d) Ninguna de las otras respuestas es correcta.

- (1 punto) 5. A continuación se muestra una implementación de lectores/escritores realizada con semáforos ( $L$  indica el número de lectores leyendo,  $E$  indica que hay un escritor escribiendo y  $Mutex$  protege el acceso a  $L$ ).

<pre> <b>procedure</b> Lectores_Escritores <b>is</b>    L : Integer := 0;   E : Bin_Semaphore;   Mutex : Bin_Semaphore;    <b>task type</b> Escritor;   <b>task type</b> Lector;    E1, E2 : Escritor;   L1, L2, L3, L4 : Lector;    <b>task body</b> Escritor <b>is</b>   <b>begin</b>     <b>loop</b>       <b>Wait</b> (E);       Escribir_Datos;       <b>Signal</b> (E);     <b>end loop</b>;   <b>end</b> Escritor; </pre>	<pre> <b>task body</b> Lector <b>is</b> <b>begin</b>   <b>loop</b>     <b>Wait</b> (Mutex);     L := L + 1;     <b>if</b> L = 1 <b>then</b>       <b>Wait</b> (E);     <b>end if</b>;     <b>Signal</b> (Mutex);     Leer_Datos;     <b>Wait</b> (Mutex);     L := L - 1;     <b>if</b> L = 0 <b>then</b>       <b>Signal</b> (E);     <b>end if</b>;     <b>Signal</b> (Mutex);   <b>end loop</b>; <b>end</b> Lector;  <b>begin</b>   <b>null</b>; <b>end</b> Lectores_Escritores; </pre>
--	--

Se pide marcar la afirmación correcta.

- (a) No se cumple la propiedad de seguridad (propiedad que dice que dos procesos nunca ejecutan simultáneamente `Escribir_Datos` ni `Escribir_Datos` y `Leer_Datos`).
  - (b) Se puede producir interbloqueo.
  - (c) Se puede producir inanición.
  - (d) No se garantiza la propiedad de exclusión mutua en el acceso a la variable  $L$ .
- (1 punto) 6. Supóngase para el código de la pregunta 5 una implementación *FIFO* de los semáforos binarios (el primero en quedar bloqueado en un `Wait` es el primero en ser desbloqueado tras un `Signal`).

Se pide marcar la afirmación correcta.

- (a) No se cumple la propiedad de seguridad (propiedad que dice que dos procesos nunca ejecutan simultáneamente `Escribir_Datos` ni `Escribir_Datos` y `Leer_Datos`).
- (b) Se puede producir interbloqueo.
- (c) Se puede producir inanición.
- (d) No se garantiza la propiedad de exclusión mutua en el acceso a la variable  $L$ .

- (1 punto) 7. Suponiendo que estamos usando objetos protegidos (O.P.) para implementar recursos compartidos, señalar cuál de las siguientes afirmaciones es correcta:
- El recurso se debe encapsular siempre dentro de un O.P.
  - Si el recurso se encapsula dentro de un O.P., sólo lo puede usar un proceso a la vez.
  - Aunque se encapsule el recurso dentro de un O.P., varios procesos pueden usarlo a la vez.
  - Siempre debe definirse fuera del O.P. y usar el O.P. para gestionar los permisos de acceso.
- (1 punto) 8. Dado el siguiente tipo de objeto protegido

<pre> <b>protected type</b> Complex <b>is</b>   <b>procedure</b> Set_Value (Re : Float;                       Im : Float);   <b>function</b> Get_Re <b>return</b> Float;   <b>function</b> Get_Im <b>return</b> Float;   <b>function</b> Get_Ab <b>return</b> Float; <b>private</b>   Real, Imaginary : Float := 0.0; <b>end</b> Complex;  <b>protected body</b> Complex <b>is</b>   <b>procedure</b> Set_Value (Re : Float;                       Im : Float) <b>is</b>   <b>begin</b>     Real := Re; Imaginary := Im;   <b>end</b> Set_Value; </pre>	<pre> <b>function</b> Get_Re <b>return</b> Float <b>is</b> <b>begin</b>   <b>return</b> Real; <b>end</b> Get_Re; <b>function</b> Get_Im <b>return</b> Float <b>is</b> <b>begin</b>   <b>return</b> Imaginary; <b>end</b> Get_Im; <b>function</b> Get_Ab <b>return</b> Float <b>is</b> <b>begin</b>   <b>return</b> Sqrt (     Real * Real     + Imaginary * Imaginary); <b>end</b> Get_Ab; <b>end</b> Complex; </pre>
---	---

Supóngase la existencia de dos tareas T11 y T12 trabajando con un objeto protegido C1 y una tarea T2 trabajando con un objeto protegido C2 (C1 y C2 son de tipo Complex).

**Se pide** marcar la afirmación correcta.

- Cuando T11 ejecuta C1.Set\_Value (...) una llamada a C2.Set\_Value (...) en T2 queda bloqueada hasta que T11 termine la ejecución de C1.Set\_Value (...).
- Cuando T11 ejecuta C1.Set\_Value (...) una llamada a C2.Get\_Ab (...) en T2 queda bloqueada hasta que T11 termine la ejecución de C1.Set\_Value (...).
- Cuando T11 ejecuta C1.Set\_Value (...) una llamada a C1.Get\_Ab en T12 queda bloqueada hasta que T11 termine la ejecución de C1.Set\_Value (...).
- Ninguna de las otras respuestas es correcta.

- (1 punto) 9. El siguiente esquema de código con dos entradas de un objeto protegido en Ada implementa una operación de un recurso compartido cuya precondition de concurrencia depende de su parámetro de entrada:

<pre> <b>protected</b> R <b>is</b>   -- Operaciones públicas   <b>entry</b> Op (X : T);   [...]; <b>private</b>   -- Operaciones privadas   <b>entry</b> Op_Aplazada (X : T);   -- Estado   [...];   Op_Cerrada : Boolean := False;   Copia_De_X : T; <b>end</b> R; </pre>	<pre> <b>protected body</b> R <b>is</b>   [...]   <b>entry</b> Op (X : T)   <b>when not</b> Op_Cerrada <b>is</b>   <b>begin</b>     Op_Cerrada := True;     Copia_De_X := X;     <b>requeue</b> Op_Aplazada;   <b>end</b> Op;    <b>entry</b> Op_Aplazada (X : T)   <b>when</b> P(Copia_De_X) <b>is</b>   <b>begin</b> -- Implementación de Op     [Bloque Op];     Op_Cerrada := False;   <b>end</b> Op_Aplazada; <b>end</b> R; </pre>
--	---

Supongamos que  $P(X)$  es una expresión Ada que comprueba la precondition de concurrencia de  $Op$  para un dato de entrada  $X$ , que  $[Bloque Op]$  es una implementación correcta de dicha operación y que  $R$  es una variable del tipo del objeto protegido.

**Se pide** marcar la afirmación correcta.

- Los procesos que ejecuten  $R.Op(E)$  pueden quedar bloqueados en dicha entrada aunque la expresión  $P(E)$  se evalúe a `True`.
- Es un esquema válido sea cual sea el conjunto de requisitos del sistema.
- El esquema lleva a una violación de las propiedades de seguridad del recurso compartido.
- El esquema es incorrecto porque Ada exige definir `Op_Aplazada` como una familia de entradas con  $T$  como tipo discreto en la definición.

- (1 punto) 10. Se pretende modificar el esquema de código utilizado para implementar recursos compartidos mediante *rendez-vous* y paso de mensajes para utilizar sólo *rendez-vous*. La idea es la siguiente: por cada operación del recurso en la que fuera necesario el uso de un canal, se ha substituido dicho uso por una nueva entrada en el servidor. Dicha entrada es invocada por el cliente tras invocar la entrada principal asociada a dicha operación. El servidor no aceptará la entrada aplazada hasta el momento en el que sea posible. Veamos el esquema de código:

<pre> <b>procedure</b> Op (R : <b>in out</b> Recurso;                X : <b>in</b>      T;                Y :      <b>out</b> T) <b>is</b> <b>begin</b>   R.S.Op (X);   R.S.Op_Aplazada (Y); <b>end</b> Op;  <b>task body</b> Servidor <b>is</b>   -- ...    X : T := 0;   R : T; <b>begin</b>   <b>loop</b>     <b>select</b>       <b>when</b> True =&gt;         <b>accept</b> Op (X : T) <b>do</b>           Almacenar (X);         <b>end</b> Op; </pre>	<pre> <b>or</b> -- ... <b>end</b> <b>select</b>; -- Atención de tareas bloqueadas <b>while</b> No_Mas_Por_Atender <b>loop</b>   Recuperar (X);   <b>if</b> CPre_De_Op (X) <b>then</b>     Realizar_Op (X, R);     Borrar (X);     <b>accept</b> Op_Aplazada       (Y : <b>out</b> T) <b>do</b>       Y := R;     <b>end</b> Op_Aplazada;   <b>end</b> <b>if</b>; <b>end</b> <b>loop</b>; <b>end</b> Servidor; </pre>
---	--

La aplicación del resto de la metodología aprendida en el curso es correcta (el bucle de desbloqueo, los parámetros de entrada salida, la comprobación de la precondition de concurrencia, la realización de la operación en si, el almacenamiento y recuperación de los datos, etc.).

**Se pide** marcar la afirmación correcta.

- (a) La línea **accept** Op\_Aplazada en el servidor es un error de sintaxis en Ada 95.
- (b) El funcionamiento del programa es el mismo que con el canal.
- (c) Puede desbloquearse un proceso para el que no se cumple la precondition de concurrencia.
- (d) El esquema presentado provoca interbloqueo.